

Аннотация дисциплины

| | | | | | |
|---|--|--|--|--|--|
| Наименование дисциплины | Основы микропроцессорной техники | | | | |
| Формируемые компетенции (части компетенций) | ПК-2 | | | | |
| Задачи дисциплины | Освоение основ микропроцессорной техники, формирование навыков разработки аппаратных и программных средств микропроцессорных устройств, умений разрабатывать проектную и конструкторскую документацию на данные устройства в соответствии с нормативными требованиями. | | | | |
| Основные разделы / темы дисциплины | Основные понятия, классификация и структура микропроцессорных устройств. Структура CISC микропроцессора и МП устройства на его основе. Система команд и программирование на ассемблере CISC микроконтроллера i8051. Разработка программного обеспечения на языке СИ в среде Keil. Архитектура RISC микроконтроллеров семейства AVR | | | | |
| Форма промежуточной аттестации | Зачёт с оценкой, Курсовой проект | | | | |

Очная форма обучения

| Общая трудоемкость дисциплины | 4 зач. ед., 144 акад. час. | | | | | | |
|-------------------------------|----------------------------|---------------------------|-------------|-------------|--------|--------|-----------------------------|
| | Семестр | Аудиторная нагрузка, час. | | | СРС, ч | ИКР, ч | Промежуточная аттестация, ч |
| | | Лекции | Пр. занятия | Лаб. работы | | | |
| | 6 | 28 | 14 | 28 | 71 | 3 | - |

Заочная форма обучения

| Общая трудоемкость дисциплины | 4 зач. ед., 144 акад. час. | | | | | | |
|-------------------------------|----------------------------|---------------------------|-------------|-------------|--------|--------|-----------------------------|
| | Семестр | Аудиторная нагрузка, час. | | | СРС, ч | ИКР, ч | Промежуточная аттестация, ч |
| | | Лекции | Пр. занятия | Лаб. работы | | | |
| | 6 | 6 | 4 | 6 | 121 | 7 | - |