

Аннотация дисциплины

Наименование дисциплины	Микропроцессорные устройства систем управления
Формируемые компетенции (части компетенций)	ПК-2
Задачи дисциплины	Приобретение студентами практических навыков разработки аппаратных и программных средств микропроцессорных систем управления.
Основные разделы / темы дисциплины	Системы счисления цифровых вычислительных устройств. Основы алгебры логики. Основные узлы и принципы организации цифровых вычислительных устройств. Архитектура и низкоуровневое программирование базового микроконтроллера. Программирование микроконтроллеров на языке высокого уровня.
Форма промежуточной аттестации	Зачет с оценкой (2), Курсовой проект

Очная форма обучения

Общая трудоемкость дисциплины	9 зач. ед., 324 акад. час.						
	Семестр	Аудиторная нагрузка, час.			СРС, ч	ИКР, ч	Промеж уточная аттестация, ч
		Лекции	Пр. занятия	Лаб. работы			
	4	32	–	32	80	–	–
	5	32	16	32	97	3	–

Заочная форма обучения

Общая трудоемкость дисциплины	9 зач. ед., 324 акад. час.						
	Семестр	Аудиторная нагрузка, час.			СРС, ч	ИКР, ч	Промеж уточная аттестация, ч
		Лекции	Пр. занятия	Лаб. работы			
	4	6	–	-	30	–	–
	5	6	-	6	92		4
	6	-	2	6	165	3	4