

## Аннотация дисциплины

Наименование дисциплины	Микропроцессорные устройства систем управления						
Формируемые компетенции (части компетенций)	ПК-2						
Задачи дисциплины	Приобретение студентами практических навыков разработки аппаратных и программных средств микропроцессорных систем управления.						
Основные разделы / темы дисциплины	Системы счисления цифровых вычислительных устройств. Основы алгебры логики. Основные узлы и принципы организации цифровых вычислительных устройств. Архитектура и низкоуровневое программирование базового микроконтроллера. Программирование микроконтроллеров на языке высокого уровня.						
Форма промежуточной аттестации	Экзамен Зачет с оценкой РГР КП						
Общая трудоемкость дисциплины	11 зач. ед., 396 acad. час.						
	Семестр	Аудиторная нагрузка, час.			СРС, ч	Промежуточная аттестация, ч	Всего за семестр, ч
		Лекции	Пр. занятия	Лаб. работы			
	6	6	2	6	164	–	178
7	6	–	6	198	36	218	
ИТОГО:	12	2	12	362	36	396	