

Аннотация дисциплины

Наименование дисциплины	«Архитектура персональных компьютеров и периферийные устройства»
Формируемые компетенции (части компетенций)	ОПК-5, ОПК-7
Задачи дисциплины	-знакомство с эволюцией архитектуры ЭВМ, направленной на преодоление узких мест архитектуры фон-Неймана по мере развития СБИС-технологий и языков программирования; -систематизация теоретических знаний о системной организации классических ЭВМ и периферийных устройств; -изучение особенностей архитектур ЭВМ и их влияния на производительность на заданном классе задач; -формирование практических навыков оптимизации прикладных программ под заданную архитектуру ЭВМ (навыки учета особенностей архитектуры целевой ЭВМ в прикладной программе); -знакомство с тенденциями развития ЭВМ и периферийных устройств. -освоение языка программирования нижнего уровня.
Основные разделы / темы дисциплины	Язык программирования низкого уровня. Организация ЭВМ и периферийных устройств.
Форма промежуточной аттестации	«Экзамен»

Очная форма обучения

Общая трудоемкость дисциплины	«4» зач. ед., «144» акад. час.						
	Семестр	Аудиторная нагрузка, час.			СРС, ч	ИКР, ч	Промеж уточная аттестация, ч
		Лекции	Пр. занятия	Лаб. работы			
«4»	«14»		«28»	«66»	«1»	«35»	

Заочная форма обучения

Общая трудоемкость дисциплины	«4» зач. ед., «144» акад. час.						
	Семестр	Аудиторная нагрузка, час.			СРС, ч	ИКР, ч	Промеж уточная аттестация, ч
		Лекции	Пр. занятия	Лаб. работы			
«7,8»	«4»		«6»	«125»	«1»	«8»	